

Supported Device Under Test (DUT)



eMMC4.51/5.0/5.1
1/4/8 bit
HS/HS200/HS400



SD3.0
1/4 bit
UHS-I
(up to 208MHz)



Zeroplus BUS EXPERT II

eMMC5.1 & SD3.0 측정과 디버깅 전문

Zeroplus의 Bus expert II는 eMMC(4.51/5.0/5.1) 및 SD3.0 측정 및 강력한 디버깅 도구입니다. 가능한 빠르고 정확하고 정밀한 측정과 디버깅을 지원하게 되었습니다.

32채널과 채널당 2Giga 메모리를 장착하여 DUT로부터 현저히 신호왜곡을 줄일 수 있도록 새롭게 디자인 된 Active probe를 채용하여 더욱더 효과적인 측정이 이루어지도록 하였습니다. 중요한 어떤 비트(bit)의 신호도 놓치지 않도록, 손실이 적은 장시간 기록 모드(Long time record) 기능은 중단 없이 모든 것을 오랫동안 컴퓨터 내부 용량이 허락하는 한 모두 연속 기록하게 하였습니다. 한대에 두 가지 기능인 2 in 1(프로토콜 분석 모드와 로직 분석 모드) 기능은 레코드 된 신호를 쉽게 분석 가능합니다. PA모드는 분류된 패킷의 신호를 보고 탐색하고 분석하며, LA모드는 DUT 조건을 확인하고 신호 시간을 측정합니다.

또한 강력한 분석 소프트웨어는 사용자가 신호를 아주 쉽게 탐색, 통계 및 분석할 수 있습니다.

Zeroplus의 Bus Expert II는 eMMC5.1/SD3.0 신호를 측정하고 디버깅 하는데 최고의 선택이 될 것입니다.



Protocol Logic Analyzer

LA모드는 DUT 조건과 시간을 체크 하며 PA모드는 패킷 분류와 탐색 및 분석 수행



Amazingly Accurate and Precise

초고속 핵심 설계의 Active probe는 비교 할 수 없는 정확성 및 정밀한 측정으로 DUT 왜곡 줄임



Lossless Long Time Record

기존의 신호기록 특징과는 달리 Bus Expert II의 LTR 기능은 100% 신호 포착 저장



Search, Statistic and Analyze

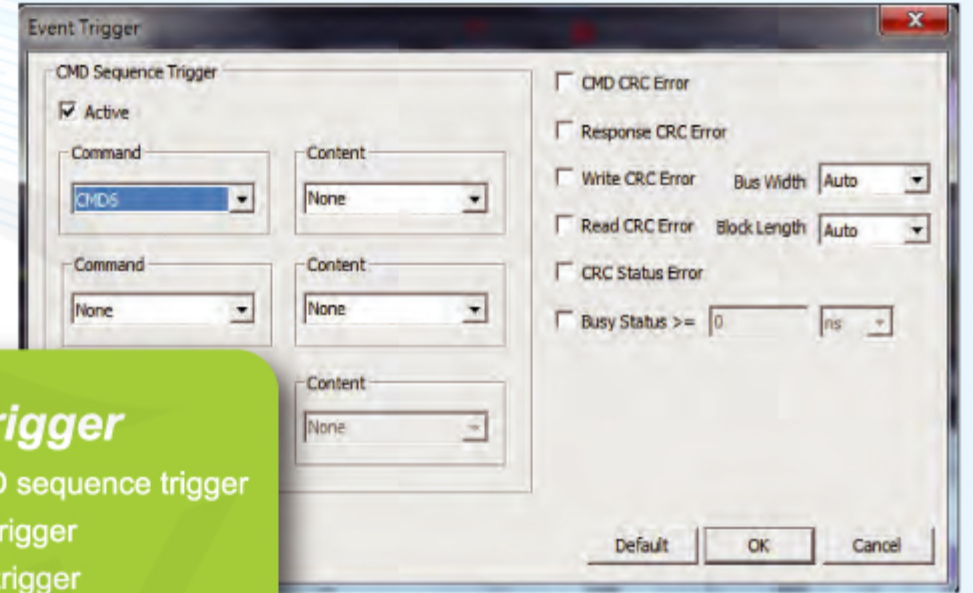
강력한 ZP-Logic 소프트웨어는 기록된 신호에 대한 탐색, 통계, 분석 기능으로 짧은 시간에 수백만개 데이터를 관찰 및 디버깅 지원





Protocol Decoder

- Support up-to-date "HS400" mode
- Support NCR...timing format
- 1,4,8 bit data format



Event Trigger

- 3 level CMD sequence trigger
- CRC error trigger
- Busy Time trigger

Logic Analyzer



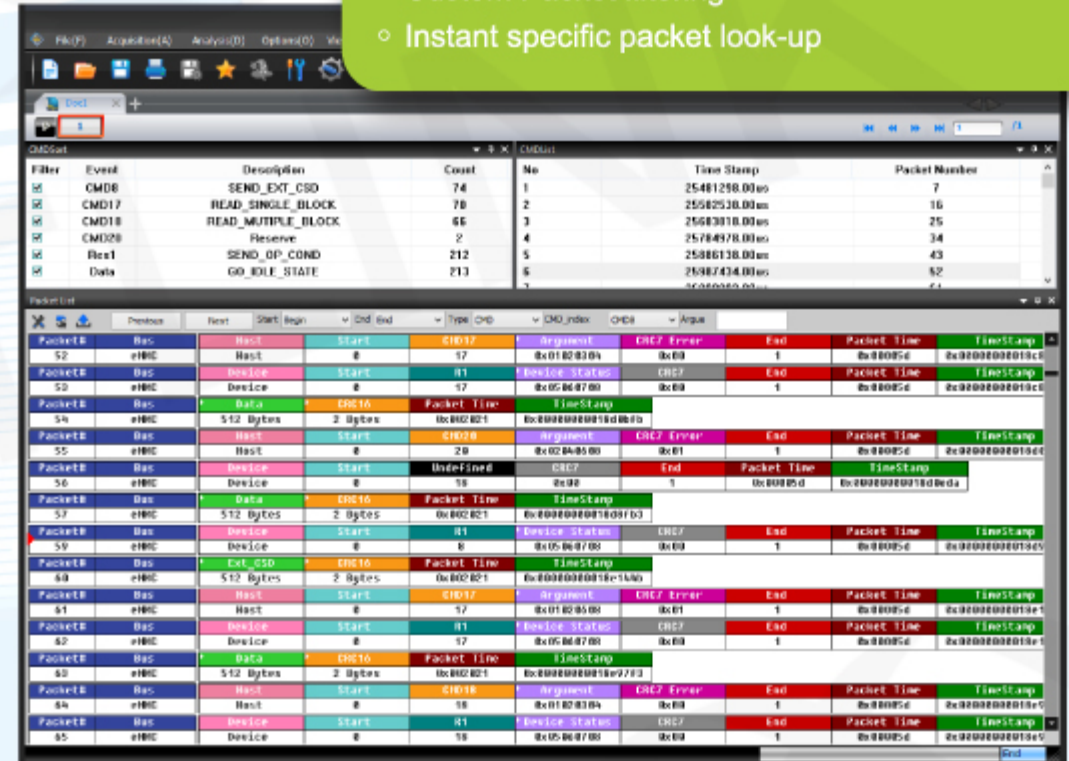
Protocol Analyzer

Next Generation Active Probe

- Good impedance matching, reduce crosstalk, noise, and reinforced ground
- Enhance the measurement quality, accuracy, and stability of high-speed signals
- Support DUT bandwidth of up to 200 MHz

CMD Sort / List

- Instant packets categorization
- Custom Packet filtering
- Instant specific packet look-up



Product Specifications

		Bus Expert (eMMC 5.1)	Bus Expert II (eMMC 4.51/5.0/5.1, SD 3.0)
Operation System		Windows XP/7	Windows 8.1 / Windows 10
Interface		USB 2.0 (7.5 MB/s)	USB 3.0 (300 MB/s)
Channels		16	32
Sample Rate	Internal (Timing) - Max.	400 to 1600 MHz	5 to 2000 MHz
Memory	Memory	DDR3-533	DDR3-1600
	Total Memory	32 Gbits	64 Gbits
	Memory Depth per Channel		2G
Trigger	Trigger Events	Pattern / Edge / AND	
	Trigger Sequence Levels	48	
	eMMC Event Trigger	YES	
Record	Normal Recording	Normal Recording	Normal & Long Time Record
Probe	Offset Control	P200EM	P200EM, P300ST with Auto-Calibration
	Voltage of DUT	1.2V / 1.8V / 3.3V	
Features		Logic Analyzer (LA) / Protocol Analyzer (PA)	Logic Analyzer (LA) / Protocol Analyzer (PA) / PA with Long Time Record
SD 3.0 Support		NO	YES

